

第1頁，共1頁

Cite No. 16

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号
特開2000-131717
(P2000-131717A)

(43) 公開日 平成12年5月12日(2000.5.12)

(51) Int.Cl' 識別記号
G 0 2 F 1/1365 605
1/1337
1/1343

FI
G 0 2 F 1/186 5 0 0
1/1337 5 0 5
1/1343

タマコト（参考）

審査請求 未請求 請求項の数23 OL (全10頁)

(21)出願番号 特願平11-147636
(22)出願日 平成11年5月27日(1999.5.27)
(31)優先権主張番号 1998-19608
(32)優先日 平成10年5月29日(1998.5.29)
(33)優先権主張国 韓国(ＫＲ)

(71) 出願人 591024111 現代電子産業株式会社
大韓民国京畿道利川市夫鉢邑牙美里山136
- 1

(72) 発明者 李 升燁 大韓民国京畿道利川市創始洞49-1 現代
エーピーティー 102-1206

(72) 発明者 李 銳烈 大韓民国ソウル廣津區紫陽1洞769-19番
地104

(74) 代理人 100057747 弁理士 永田 朝嗣

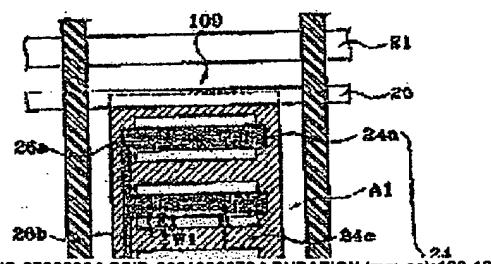
母慈育て様く

（5）【登録の名簿】 多層ドメインを複数登録する場合の登録者登録情報

(5) [要約] (修正有)

【課題】画質特性を改善して、開口率及び透過率の改善された波長表示装置を提供する。

【解決手段】所定距離をおいて対向する上部及び下部基板間に介在され、複数の液晶分子を含む液晶層と、ゲートバスライン21とデータバスライン22と、カウンタ電極24と、画素電極26と、薄膜トランジスタ28及び



BEST AVAILABLE COPY

(2)

特調2000-131717

2

【特許請求の範囲】

【請求項1】所定距離をおいて対向する上部及び下部基板と、上部及び下部基板間に介在され、複数の液晶分子を含む液晶層と、前記下部基板の内側面にマトリクス状に配列され、単位画素を限定するゲートバスラインとデータバスラインと、前記下部基板の内側面の単位画素内に配置されるカウンタ電極と、前記カウンタ電極上にオーバーラップする画素電極と、前記ゲートバスラインとデータバスラインの交点近傍に配置される薄膜トランジスタと、及び前記上部及び下部基板の内側面にそれぞれ配置され、ラピング範をそれぞれ持つ水平配向膜とを備え、前記画素電極に電圧の印加時、単位画素空間には、ゲートバスラインと平行な電界とデータバスラインと平行な電界が同時に形成され、前記カウンタ電極と画素電極は透明な導電物質で形成され、前記カウンタ電極及び画素電極間の隙隔は、前記上部及び下部基板間の距離よりも狭く、前記カウント電極及び画素電極の幅は、両電極間に発生される電界によって、前記電極のそれぞれの上部に存在する液晶分子がともに実質的に動作できるごとく設定した液晶表示装置。

【論求項2】前記ゲートバスラインと平行な境界とデータバスラインと平行な境界の強さの比は0.3乃至1.3に設定した論求項1記載の液晶表示装置。

【請求項3】前記下部基板の外側面には偏光子が付着され、前記上部基板の外側面には検光子がさうに付着され、前記偏光子の偏光軸は前記下部基板のラビング軸と一致するように配置され、前記検光子の吸収軸は前記偏光軸と垂直をなすように配置した請求項1記載の液晶表示装置。

【請求項4】前記下部基板の水平配向膜のラビング部は、前記ゲートバスライン及びデータバスラインとそれ所定角度をなし、上部基板の水平配向膜のラビング部は、前記下部基板の配向膜のラビング部と180°をなすとく規定した請求項3記載の液晶表示装置。

【説明項5】前記下部基板の水平配向膜のラピング端は、前記ゲートバスライン及びデータバスラインとそれを約4.5°をなすごとく設けた説明項4記載の液晶

ータバスラインと平行な少なくとも一つ以上の第2プランチとを含むカウンタ電極と、前記単位画素内のカウンタ電極上にオーバーラップし、前記本体と第1プランチの間の空間、前記第1プランチ間の空間、及び前記第1プランチとセンターバーの間にそれぞれ配置され、前記第1プランチと平行な第1分割電極と、前記第1分割電極の一側端を連結しながら、前記本体とオーバーラップする第2分割電極と、前記本体と第2プランチの間の空間、及び前記第2プランチ間の空間にそれぞれ配置され、第2プランチと平行な第3分割電極と、前記第3分割電極の一側端を連結しながら前記第2分割電極と連結し、前記センターバーとオーバーラップする第4分割電極とを含む画素電極と、前記ゲートバスラインとデータバスラインの交点近傍に配置される薄膜トランジスタと、及び前記上部及び下部基板の内側表面にそれぞれ配置され、ラピング端をそれぞれ持つ水平配向膜とを備え、前記カウンタ電極と画素電極は透明な導電物質で形成され、前記カウンタ電極及び画素電極間の間隔は、前記上部及び下部基板間の距離よりも狭く、前記カウンタ電極及び画素電極の幅は、両端間に発生される電界によって、前記両電極のそれぞれの上部に存在する液晶分子がとともに実質的に動作できるごとく設定した液晶表示装置。

【請求項8】前記第1空間に形成される境界と前記第2空間に形成される境界の強さの比は0.3乃至1.3に設定した請求項7記載の液晶表示装置。

【請求項9】前記カウンタ電極の本体、センターパー、第1プランチ及び第2プランチと、前記図素電極の第1分割電極及び第3分割電極の幅は、前記本体と第1プランチ間の距離、第1プランチ間の距離、第1プランチとセンターパー間の距離、本体と第2プランチ間の距離、及び第2プランチ間の距離よりも大に設定した請求項7記載の液晶表示装置。

【請求項10】前記カウンタ電極の本体、センターパー
一、第1ブランチ及び第2ブランチと、前記電極の
第1分割電極及び第3分割電極のそれぞれの幅は、2.
5乃至5.5mmに設定した請求項9記載の液晶表示装置、